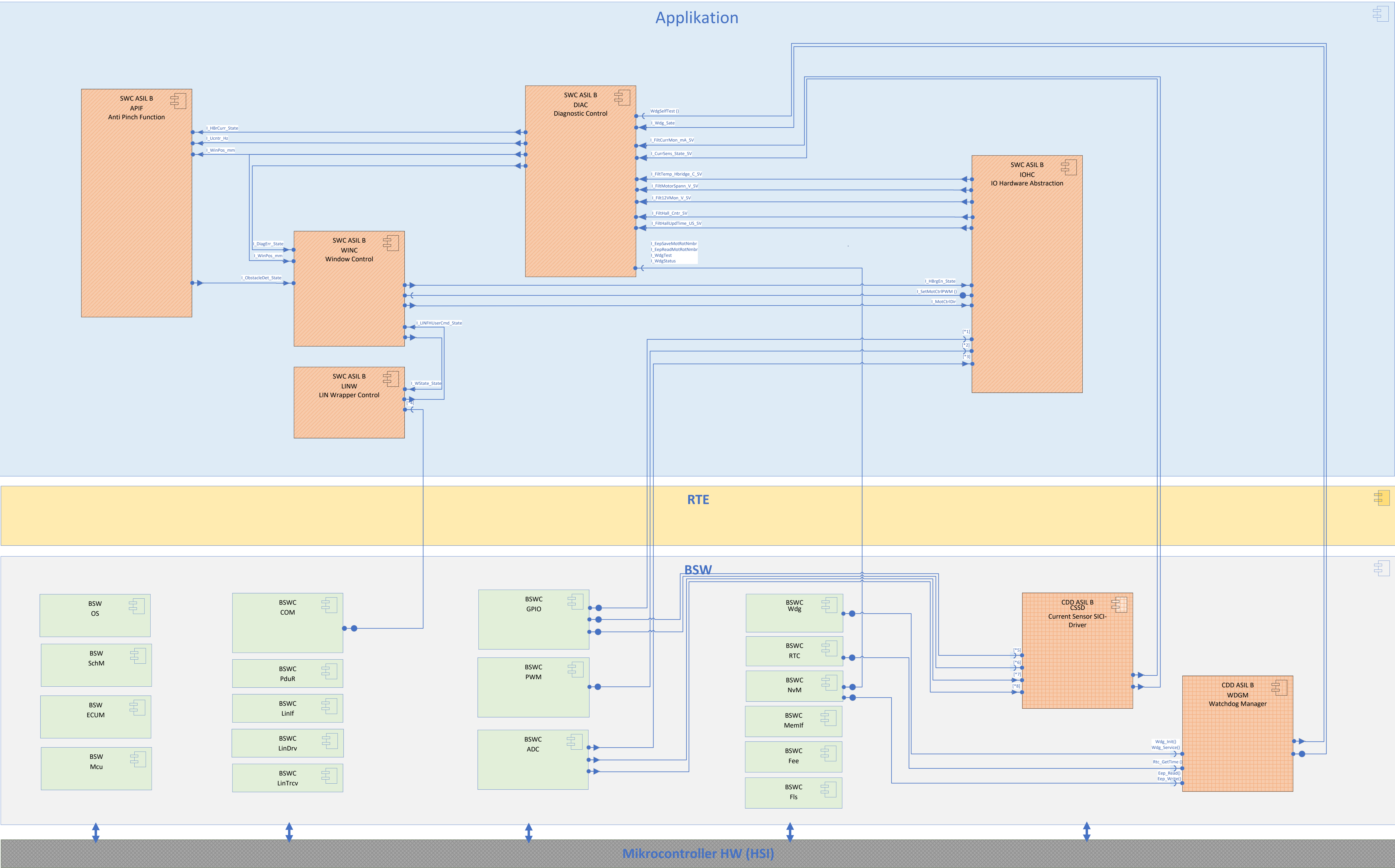
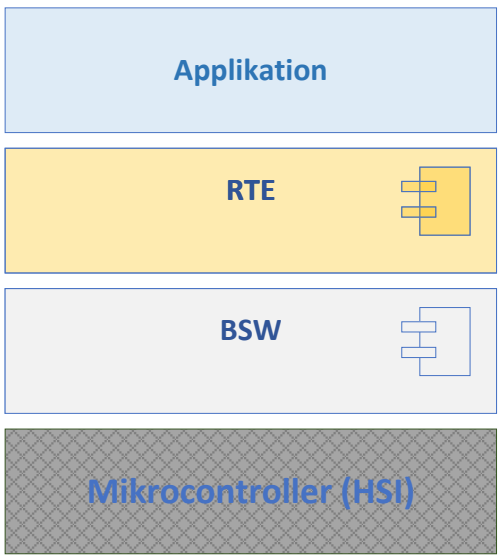


Softwarearchitektur: FMS_μC SW (statische Ansicht)



Legende

[*1]	Kommunikation über RTE-Layer (Rte_Call_syntax) Rte_Read_MotorHall_raw_SV (), Rte_Write_HBrdgEnable (), Gpio_Init(), Gpio_SetPin(), Gpio_ReadPin() etc.
[*2]	Kommunikation über RTE-Layer (Rte_Call_syntax) Rte_Call_Pwm_StartChannel (), Rte_Call_Pwm_SetDutyCycle (), Rte_Call_Pwm_StopChannel() etc.
[*3]	Kommunikation über RTE-Layer (Rte_Call_syntax) Rte_Read_THbrdg_raw_SV(), Rte_Read_BatVolt_raw_SV (), Rte_Read_MotorSpann_raw_SV() etc.
[*4]	Kommunikation über RTE-Layer (Rte_Call_syntax) Com_SendSignal (), Com_ReceiveSignal, Com_TxConfirmation(), Com_RxIndication () etc.
[*5], [*6]	SICI-Kommunikation (Send Data), SICI-Kommunikation (Receive Data)
[*7], [*8]	Lese Stromwert: CURR_MON und CURR_VREF

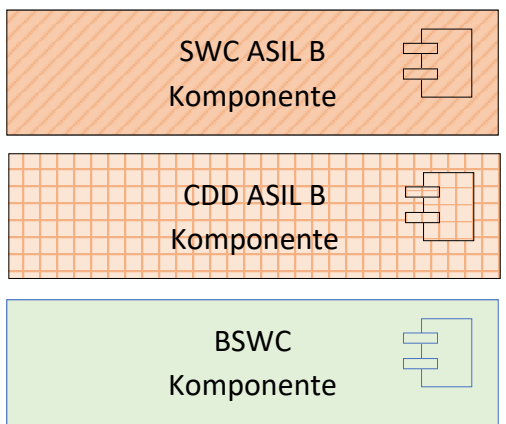


Applikation und die Software-Komponente

Run-Time Umgebung (mit DaVinci generiert)

Basic Software Components (vom Vector, wird mit DaVinci konfiguriert).

Schnittstelle zu Hardware-Software-Interfaces



Funktionale Sicherheit-relevante Software-Komponente

Funktionale Sicherheit-relevante Complex-Device-Driver-Komponente

Basis-Software-Komponente von Vector-Stack

